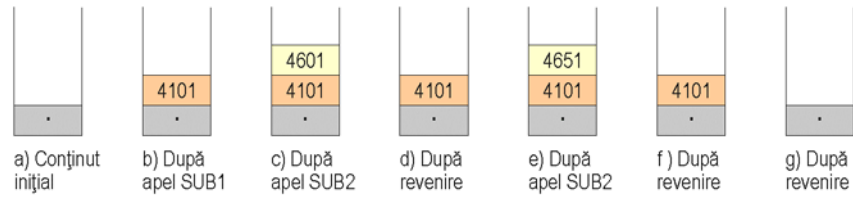


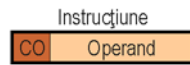
## Instrucțiuni de apel (continuare)



Utilizarea stivei pentru păstrarea adreselor de revenire ale subrutinelor

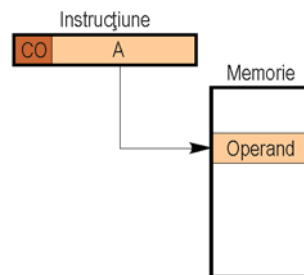
## Moduri de adresare

### Adresarea imediată



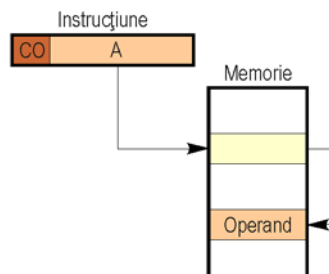
Adresarea imediată

### Adresarea directă



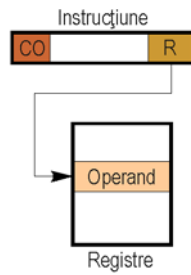
Adresarea directă

### Adresarea indirectă



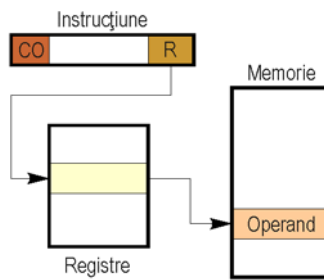
Adresarea indirectă

## Adresarea registrelor



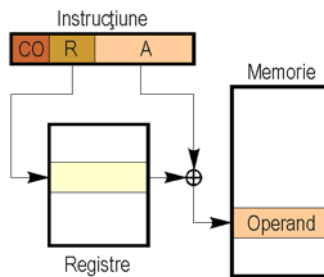
Adresarea registrelor

## Adresarea indirectă prin registru



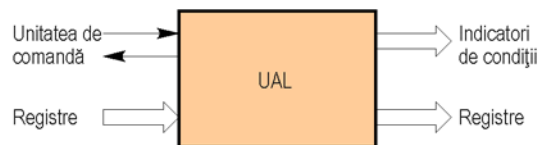
Adresarea indirectă prin registru

## Adresarea cu deplasament



Adresarea cu deplasament

## Unitatea aritmetică și logică

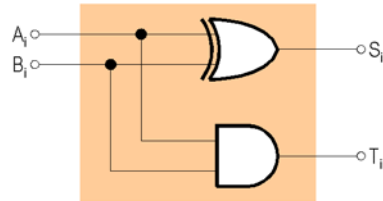


Intrările și ieșirile UAL

## Circuite pentru adunarea a două cifre binare



Reprezentarea simbolică a semisumatorului elementar



Schema logică a semisumatorului elementar