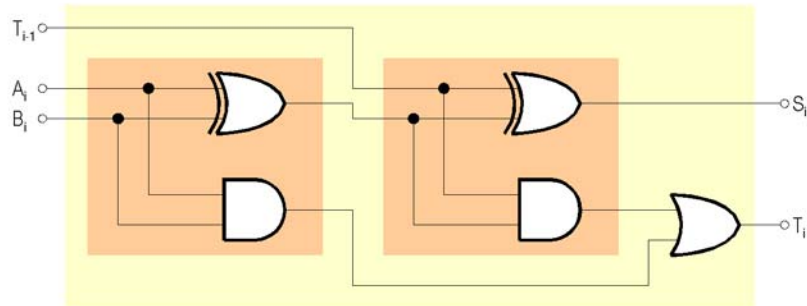


Circuite pentru adunarea a două cifre binare (continuare)



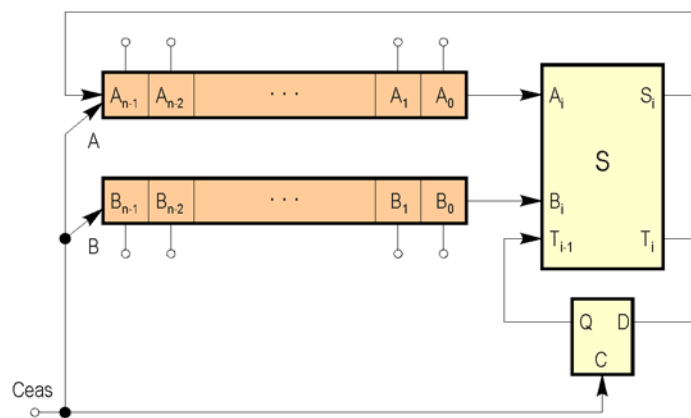
Reprezentarea simbolică a sumatorului elementar



Schema logică a sumatorului elementar realizat prin reunirea a două semisumatoare elementare

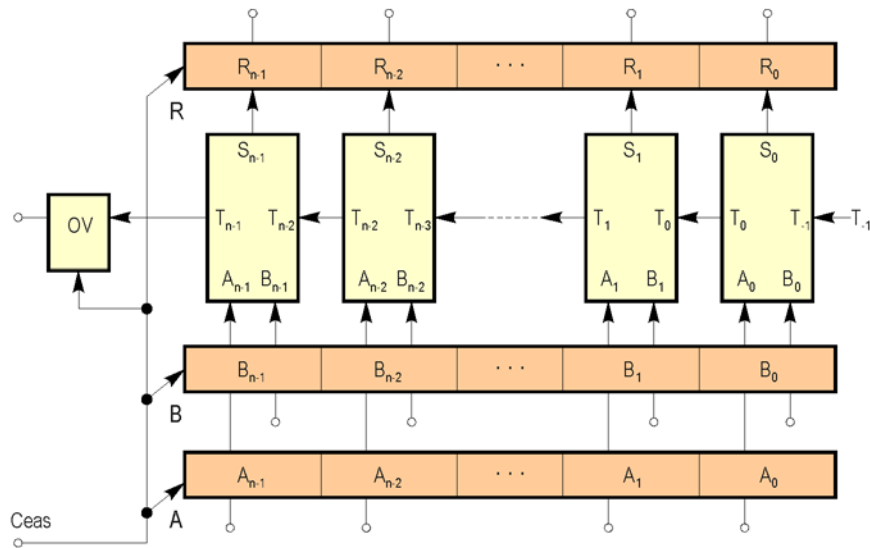
Circuite de adunare

Sumatorul serie



Sumator serie de n biți

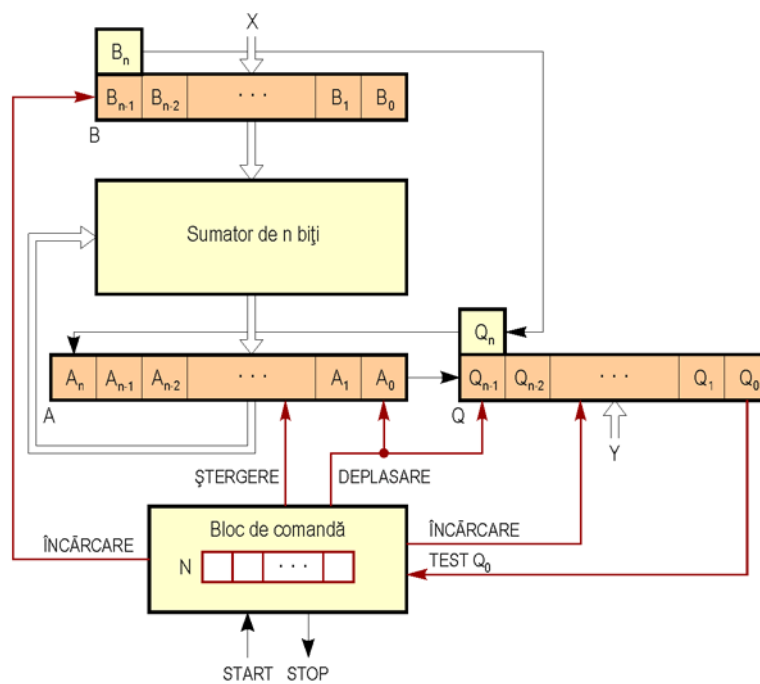
Sumatorul paralel



Sumator paralel de n biți

Înmulțirea binară

Metoda înmulțirii directe



Schema bloc a unui circuit de înmulțire prin metoda directă