

0. Resurse minimale necesare !

Din laboratorul 7: Proiectul test_env, cu toate unitățile procesorului complete, legate, cu mecanismul de testare, fără erori de sintaxă. Verificați pe RTL schematic în VIVADO corectitudinea schemei.

Din laboratoarele anterioare: toate materialele scrise pe foaie.

De făcut acasă (ușurează mult testarea pe placă): trasarea programului pe hârtie, dacă există un ciclu repetitiv – cel puțin o iterație. Pentru fiecare instrucțiune trasată se notează pe hârtie operanzii sursă, rezultatul, valorile semnalelor interne relevante (RD1, RD2, ALURes, Branch Address, etc.) care se pot afișa pe SSD.

1. Criterii de notare

Nota primită în acest laborator se va duplica și în laboratorul 7. Termenul de predare este fix (laboratorul 8), nu se admit extensii. Cine predă în laboratorul 9 procesorul va avea o depunțare de 3 puncte (nota maximă 7, dacă funcționează corect).

Contează următoarele pentru stabilirea notei finale (notă mai mare sau mai mică în funcție de criteriile de mai jos):

- Proiectul test_env să fie complet, cu procesorul implementat, fără erori de sintaxă, conform specificațiilor din laboratoarele anterioare (setul de 15 instrucțiuni implementate în procesor, program cu toate sau majoritatea instrucțiunilor – obligatoriu tip R, tip I, cu memoria, salt BEQ sau echivalent, jump).
- Cunoașterea principiilor de funcționare pentru procesor.
- Materialele scrise pe foaie în laboratoarele anterioare.
- Tot codul VHDL prezentat să fie scris individual, de către student – răspuns la întrebări pe cod, și capacitatea de a rescrie anumite porțiuni de cod pe loc.
- Trasarea/testarea pe placă: poate merge perfect sau parțial (vezi variantele 1/2 de mai sus).