

0. Resurse / cunoștințe minimale necesare !

0.1. Cunoștințe

Procesorul MIPS pipeline, versiunea pe 16 biți, implementată în laboratorul 9, prezentată în curs 9: schemă, principii de funcționare, modul de execuție a fiecărei instrucțiuni implementate pe procesor. Ce sunt hazardurile (explicate pe scurt în laboratorul curent)?

0.2. Resurse

Proiectul test_env conținând implementarea proprie a procesorului MIPS 16 pipeline.

Procesorul se prezintă în acest laborator (nota maximă se obține dacă este funcțional corect, cu răspunsuri corecte la întrebări), Nota obținută în laboratorul 10 se va duplica pe laboratoarele 9 și 10!

Observație: pentru preda la timp procesorul, este recomandat să începeți inserarea de NoOp acasă, înainte de laborator.