

Test 2 in L11 (data se stabileste cu fiecare profesor de laborator)

Testul 2 va evalua in principal urmatoarele cunostinte (prin intrebari punctuale si probleme care necesita calcule/raspunsuri elaborate – detalii la curs):

1. Procesorul MIPS ciclu unic - schema, proiectare, functionare, instructiuni de baza (cele comune) se pun intrebari punctuale si/sau probleme posibile:

- Simplificarea schemei procesorului pentru suporta doar 2 sau 3 instructiuni (ce se elimina din schema mare?) – cu explicatii de functionare pe schema simplificata
- Scrierea unor programe simple in asamblare de mips (instructiunile de baza utilizate si la curs/laborator, nu cele din anexe!) plecand de la cerinte text
- Conversie cod masina pentru instructiuni din asamblare
- Etc.

2. Procesorul MIPS pipeline (idem schema, proiectare, functionare, etc), intrebari punctuale (specifice) si/sau probleme (exemplu):

- Identificarea de hazarduri in sechete de cod si rezolvarea lor.
- Etc.

3. Cunostinte de VHDL din perspectiva circuitelor implementate la laborator (de aceeasi categorie/complexitate) – Atentie: Lipsa sau greseli fundamentale in descrierea VHDL pot duce la depunctare mai mare decat punctajul alocat subiectului, in functie de gravitate (indiferent de restul rezolvarilor).

Subiect 1 + 2 – aprox. 70% din nota, 3 – 30%